SIGNAL AMPLIFIER

Publication number: JP63268394

Publication date:

1988-11-07

Inventor:

NAKAGAWA YUJI

Applicant:

MATSUSHITA ELECTRIC WORKS LTD

Classification:

- international:

H03F3/62; H04B3/00; H04Q9/00; H03F3/62; H04B3/00; H04Q9/00; (IPC1-7): H03F3/62; H04B3/00; H04Q9/00

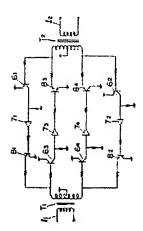
- European:

Application number: JP19870102655 19870424 Priority number(s): JP19870102655 19870424

Report a data error here

Abstract of JP63268394

PURPOSE:To prevent a state impossible to receive a signal due to the lowering of impedance on a reception side from being generated, by providing two transformers which separate the signal at every positive and negative sign when the transformer is designated as the input side of the signal, and synthesize positive and negative signals when it is designated as the output side of the signal. CONSTITUTION:The transformers T1 and T2 function in such a way that they separate the signal consisting of pulses with positive and negative polarity at every positive and negative polarity at every positive and negative polarity at every positive and negative positive and they are designated as the input side of the signal, and they synthesize the positive and the negative signals when they are designated as the output side of the signal. Transistors 61-64 constitute a reception part receiving via the transformers T1 and T2 at every positive and negative sign. Also, transistors 81-84 constitute a transmission part which synthesizes and transmits the signals of positive and negative polarity at the transformer T. In such a way, it is possible to perform satisfactory signal transmission even when plural terminal equipments 2 are connected to a home bus (I), or long distance transmission is performed.



Data supplied from the esp@cenet database - Worldwide

四日本国特許庁(JP)

⑩特許出顧公開

母 公 開 特 許 公 報 (A) 昭63-268394

⑩Int.Cl.* 識別記号 庁内整理番号 砂公開 昭和63年(1988)11月7日 H O4 Q 9/00 3 1 1 J - 6945-5K H O3 F 3/62 6558-5J H O4 B 3/00 7323-5K 審査請求 未請求 発明の数 1 (全4頁)

経発明の名称 信号増幅器

②特 願 昭62~102655②出 願 昭62(1987)4月24日

母発 明 者 中 川 裕 司 大阪府門真市大字門真1048番地 松下電工株式会社内

心出 頤 人 松下電工株式会社 大阪府門真市大字門真1048番地

9代 理 人 弁理士 石田 長七

明施多

1. 発明の名称

信号增强器

2. 特許請求の報題

(1) 中央観察施設と推設台の始末器とを信号級 にて接載し、トタンスによる平衡型の分伝送方式 (AMIガ式)を用いて、中央何野菜煮と路水路と・ の領で上記信号級を介して特分割多重伝統にて信 今の投党を行って、各場末器に接続された負荷の 動作状態の監視や負荷の動作の進務制御を行う意 餌料御監視袋鼠に潤いられ、上配留号鼻の任意の 箇所に挿入をれ中央制御袋倒と晴水器との間で透 受信される信号を双力向で増稿して出力する信号 増模器であって、両側の夫々の信号線に後続され 信号の入方似となるときには正負面径のパルスで 構成された信号を正角毎に分離するとともに、信 夛の出力倒となるとでには正負付号を合成する€ 個のトランスを入出力都に決々備えると共に、上 記一力のトランスを介して正徳及び気息信号を央 々受信する正確信号受信部及び負債信号受信部と、 この夫々の受信部出力を機構して放形整形する故 形態形部と、この故形整形部出力を上記他方のト ウンスを介して出力する遠留原とを信号伝送方向 毎に2 退備えて成ることを特徴とする信号増製等。 3。免明の詳細な説明

[技術分野]

本意別は、トランスによる平衡型信号伝送方式 (AMI方式)の益筋関切取換表表に用いられる信号増幅器に関するものである。

[背景技術] .

従来の盗閥制料監視模型では各種の担分伝送力式が用いられ、その信号伝送力式の一つに、トランスによる平衡型信号伝送方式(AMI力式)がある。なお、このAMI方式は、ホームパスシステム(KBS)委員会においてホームパスシステムに信号伝送方式として採用される予定の方式である。このAMI方式を用いたホームパスシステムについて説明する。第4辺がホームパスシステムの概略構成図である。このホームパスシステムの概略構成図である。このホームパスシスト

特開昭63-268394(3)

と、この夫々の受信都出力を増加して放移整形計 る技形変形形と、この放形整形部出力を上記也方 のトランスを介して出力する透信部とを信号伝送 方向毎に2組織えたものであり、信号線を介して 遊受信される信号を信号増幅器にて増幅末容が差 により、同一ホームバス上に多数の編末容が差 たれたり、あるいは任施限公送を行ったりする されたり、あるいは任施限公送を行ったりました。 合にあっても、受信仰のインピーグンスの低に できるようにし、及好な信号伝送を可能としたも のである。

(突然例)

第1因乃至此2因に本党明の一実施別を示す。 本実施別の信号増級器5は、第1回に示すように HBC1に接続されるホームパスをの任堂の関所 に好入でき、個値の制限がなく、しかも直列接触 も可能としたものである。なお、以降の限明にお いてはHBC1と信号増幅器5との周のホームパスを幹級を1と呼び、HBC1と度対側のホー ムパスを支援を1と呼び、HBC1と度対側のホー

実施例では後形弦形部で₁~で。をパッファアンプ にて構成してある。

今、仮に幹載 e i 像から第3回(a)に示す値号が 入力されたとする。この入力信号はトランタスタ 6 ,, 8 ,にて第 3 図(b),(c)に示すように失々正復 信号、共舊信号毎に受信され、被形整形図路です。 7.にて増幅して波形整形される。そして、犬々 の政形整形部で 3,7 3出力はトランジスメ8 3,8 4 を介してトランスT*にて取る図(d)に示すように 合成をれて支柱をこに出力される。なお、支森をこ 鎌から信号が入力をれた場合も上述の复期と時間 様にして幹載点|弾に出力され、双方向の信号伝 法を行う。このように本実並例によれば、ホーム パス&に複数台の指束器をが接続されたり、ある いは長距離伝送を行ったりする場合においても、 良好な何号伝送が可能となり、ホームパスシステ Aはもとより、設備用システム、集合住宅システ Aなどのような大規模システムにもAMI方式も 用いることができるようになる。

[急明の効果]

弟 2 図が本実施例の位号増幅図 5 の具体図路を 示すもので、幹報 2.及び支額 2.が1大領に夫々 **決哉をれた2仗のトランスTiTェを入出力部に** 夫々切えており、夫々のトランスT.,T.の毒散 比ほ1:2としてあり、2次側にセンターデップ を取けてゐる。なお、このトランスTiTiは、 信号の入力側となるときには第6回に示す正負買 個のパルスで構成された哲学を正負毎に分離する とともに、信号の出力質となると目には正負信号 を合成する倒きをするものである。各トタンスで 1.Tzの2次鉄両原にはトランジズメ 6 1, 6 e, 8 1, 8ヵ及びトランタスタ6ヵ,8ヵ,8ヵ,8ヵが夫々接続 してあり、トランダスナ81~64は正貞毎に夫々 トランスTioTiを介して受信する受信部を構成 するものであり、土たトランジスタ8,~8,は~ ランスでで正負距艦の信号を合成して前6図に示 す何号を作成して遺信する遠信部を構成するもの である。そして、夫々の受保部と送信部との国に は夫々の受信部出力を増減して政形態形し返留部 に出力する被形整形部で、一て、を設けてあり、本

本景明は上述のように、面偶の失々の信号線に 機能を礼信与の入力側となるときには正共両極の パルスで楞皮された信号を正爻体に分離するとと もに、信号の出力側となるときには正負信号を合 成する2個のトランスを入出力部に失々値えると 夫に、上記一方のトランスを介して正極及び負債 信号を夫々受信する正確信号受信部及び負征信号 受付部と、この夫々の受信部出力を増幅して投形 **築形する複形整形部と、この鉄形整形部出力を上** 記憶方のトランスを介して出力する遠信部とを信 **予伝送方角無に2無償えているので、荷井線を介** して送受信される信号を信号指揮器にて増援する ことにより、四一ホームパス上に多数の最東唇が 接続されたり、あるいは長延龍伝送を行ったりす る場合にあっても、受信側のインピーダンスの低 下にて何サが受賞できなくなることを防止するこ とができ、使って良好な信号伝送が可能となる効 果がある。

4. 図版の簡単な説明

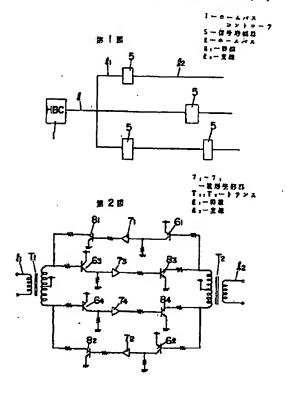
第1団は本発明の一実施例の使用形盤を示す概

勞開昭63-268394(4)

時機成因、第2回は阿上の具体回熱図、第2回は阿上の動作展明図、第4回はホームパスシステムの機等機成図、第6回はAMI方式の信号フォーマットを示す限明図、第6回は阿上の信号被形図、第7回は阿上のインターフェイスユニットの具体回路図である。

1はホームパスコントローラ、2は箱水器、3はインターフェイスユニット、5は信号増程器、6:~6:、8:~8:はトランタスタ、7:~7:は 被形笠形部、T::T:はトランス、2:は脊板、2:は支縄、2は全線、2

人 代理人 升速士 石 田 長 七



\$ 6 图

